

## アナログ・デジタル技術をベースに独創的な製品を創出

メガチップスは、独自のコア技術を活用してお客様のニーズに応えるとともに、他社製品との差別化を実現する応用技術の研究開発に取り組んでいます。また、こうした研究開発による優位性と独自性を確保するために、知的財産の権利化を推進しています。

### 研究開発方針

独自のアナログ・デジタル技術をベースにシステムLSIおよび当該製品を利用したソリューションを提供すること

### 2021年3月期 研究開発の主な成果

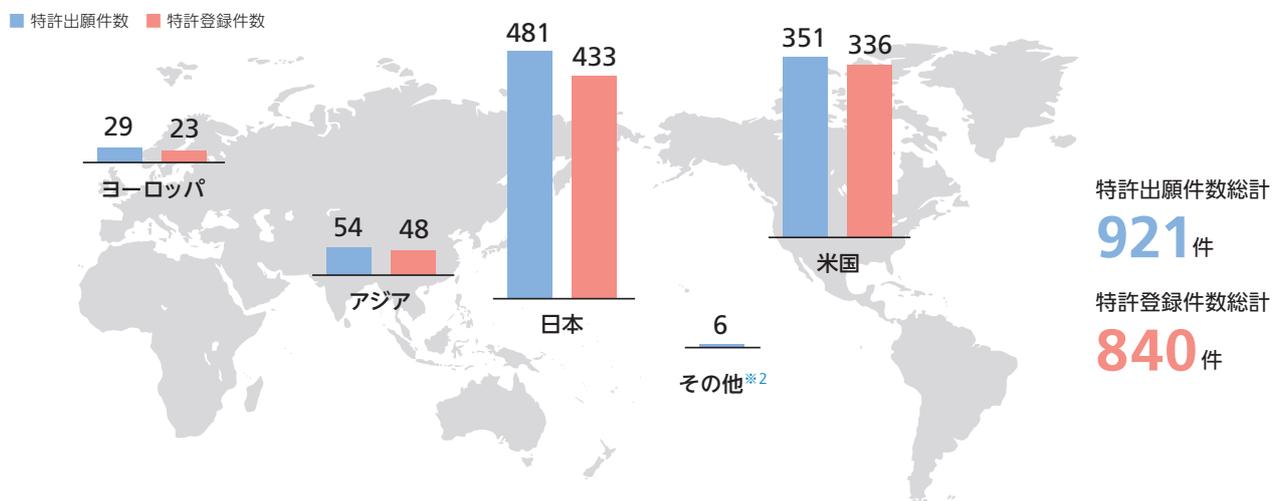
ゲーム機向けゲームソフトウェア格納用LSI	車載向け高速有線通信LSI
光通信向けIP、LSI	5G基地局およびメトロ・コアネットワーク向け光トランシーバの開発サポート
有線(捩り対線、同軸線、電源線)マルチホップ通信向けLSI	

### 知的財産戦略

ファブレスメーカーであるメガチップスにとっては、研究開発の成果や独創的なアイデアなどの知的財産が事業競争力の源であり、知的財産を権利として保護することが競争力や成長力の向上につながると考えています。

2021年3月期は、開発製品における技術として「高速有線通信における性能向上技術」、「高速有線通信における、クロック再生技術」、「ゲーム機向けメモリの信頼性向上技術」、「LEDドライバー制御技術」に関する特許を出願しました。また、基礎/応用技術として「ゲーム機向け応用技術」、「IoT機器向けセキュリティ技術」、「IoT機器向け動作制御」に関する特許を出願しました。

### 世界各地域別の特許出願件数・特許登録件数<sup>※1</sup>



※1 件数は2021年3月末日現在の累計です。

※2 特許協力条約に基づいて国際出願したもので、将来当社の海外事業展開・製品展開に応じて複数の同条約加盟国で権利取得の審査手続きが行えるものです。